

## 16 – Falha de disjuntor

Relé com unidade de monitoração de falha de disjuntor com função 62BF (50BF / 51BF).

### 16.1 – Ajustes disponíveis

A programação do parâmetro é realizada na pasta **GERAL** do programa aplicativo de configuração e leitura do relé. A figura 16.1 sinaliza o parâmetro disponível da unidade de falha de disjuntor.

The screenshot shows the PEXTRON software interface with the 'GERAL' tab selected. The 'Tempo check de disjuntor' section is highlighted with a red box, showing the parameter T62-BF (50BF) set to 0.046. Other visible parameters include Delta F (0.199), Delta V (3), and various time settings for different protection functions.

Figura 16.1: Pasta GERAL sinalizando a unidade de falha do disjuntor.

O parâmetro da unidade de falha do disjuntor está disponível na tabela 16.1.

Parâmetro	Descrição do parâmetro	Faixa de ajuste
T62-BF	Tempo de verificação do disjuntor	(0,13 ... 1,00) s

Tabela 16.1: Parâmetro da unidade de falha do disjuntor.

### 16.2 – Funcionamento

Configurar a matriz de saída para operação com falha de disjuntor na linha **S 62-BF**. Quando ocorrer uma atuação da proteção, o relé inicia a contagem do tempo programado no parâmetro **T62-BF**. Se depois de decorrido este tempo, a corrente permanecer acima dos valores de partida da proteção, a saída configurada para falha de disjuntor fecha e permanece fechada até a corrente atingir o valor de rearme da unidade de proteção.

### 16.3 – Sinalização

O estado da supervisão é indicado na IHM local e na pasta **I2t (52)** do programa aplicativo de configuração e leitura do relé conforme figura 16.2.

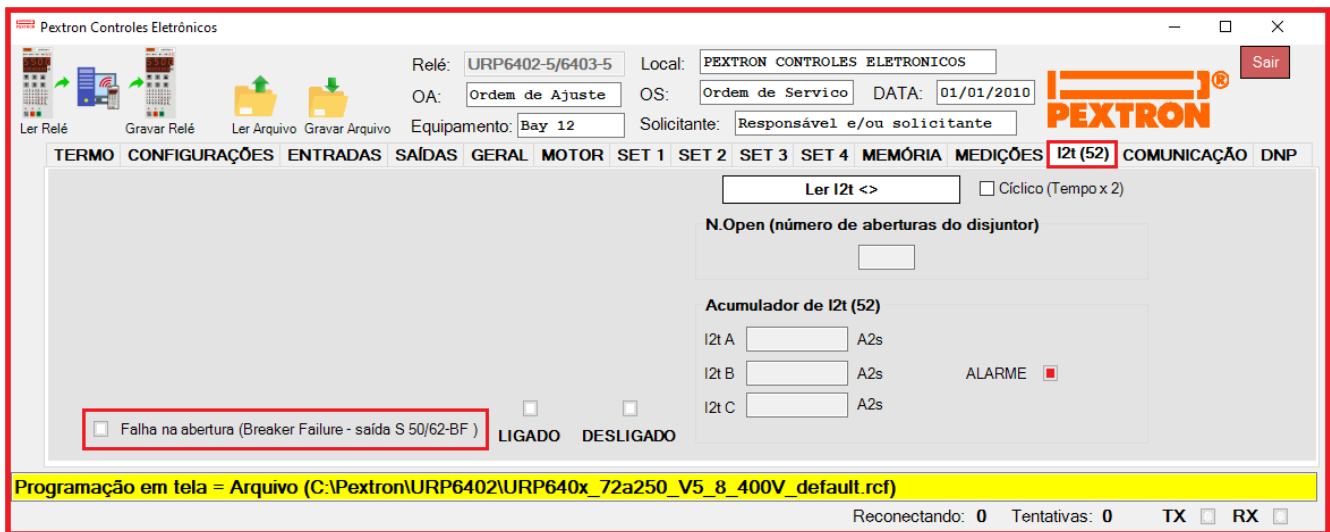


Figura 16.2: Pasta I2t (52) sinalizando o estado de falha do disjuntor.

### 16.4 – Exemplo de utilização da função 62BF (50BF/51BF).

A configuração do parâmetro é realizada na pasta **SAÍDA** do programa aplicativo de configuração e leitura do relé. A figura 16.3 sinaliza o parâmetro disponível da unidade de falha de disjuntor na matriz de configuração das saídas.

Para o correto funcionamento da proteção 50BF/51BF é necessário configurar as proteções das correntes separado das proteções das tensões e da proteção 62BF (50BF/51BF) conforme ilustrado na figura 16.3. Isto evita atuações indevidas no caso de proteções por tensão.

Dependendo da instalação elétrica se houver necessidade da atuação por tensão (inclusive) conecte os relés RL2 e RL3 em paralelo. A saída S TRIP selecionada atuará na coluna das proteções selecionadas para atuação da 62BF (50BF/51BF) e se satisfeito o tempo parametrizado no parâmetro T62-BF (pasta GERAL). Para utilização da função de break fail como 50BF o tempo do parâmetro T62-BF deverá ser parametrizado para o tempo mínimo.

Neste exemplo o TRIP está configurado em RL2 e a proteção 50BF/51BF configurado em RL4.

Relé: URP6402-5/6403-5 Local: PEXTRON CONTROLES ELETRONICOS  
 OA: Ordem de Ajuste OS: Ordem de Serviço DATA: 01/01/2010  
 Equipamento: Bay 12 Solicitante: Responsável e/ou solicitante

TERMO CONFIGURAÇÕES ENTRADAS SAÍDAS GERAL MOTOR SET 1 SET 2 SET 3 SET 4 MEMÓRIA MEDIÇÕES I2t (52) COMUNICAÇÃO DNP

Disparo de Oscilografia S INV 0 0  
 S 86E 3 0  
 S TIME 1 2  
 S TRIP 2 2  
 S CLOSE 2 0  
 S 50 2 0  
 S 50N 2 0  
 S50Q(46) 0 2  
 S 51 0 0  
 S 51N 0 0  
 S51Q(46) 0 0  
 S 51GS 0 0  
 S 67 0 0  
 S 67N 0 0  
 S37<< 0 0  
 S37<<< 0 0  
 S 32 0 4  
 S 59 0 0  
 S 59N 0 0  
 S 27 4 0  
 S 27-0 4 0  
 S50/62BF 8 8  
 S 47 0 0  
 S 81U1 0 0  
 S81U2 0 0  
 S 81O1 0 0  
 S81O2 0 0  
 S81UR1 0 0  
 S81UR2 0 0  
 S 81OR1 0 0  
 S81OR2 0 0  
 S 81-OK 0 0  
 S 25 0 0  
 S 78 0 0  
 S12t 0 0  
 S1LOCAL 0 0  
 S 46 0 0  
 S 66 0 0  
 S 48 0 0  
 S AI49.1 0 0  
 S AI49.2 0 0  
 S 49 0 0  
 S CBM 0 0  
 S P50 0 0  
 S P50N 0 0

TS TIME 0.097

IDENTIFICAÇÃO DAS SAÍDAS  
 RL1 =  
 RL2 =  
 RL3 =  
 RL4 =

Saída mA (4...20mA)  
 S mA 1 = Média das correntes de fase  
 S Esc mA 100 %

PreFalta 23

Programação em tela = Arquivo (C:\Pextron\URP6402\URP640x\_72a250\_V5\_8\_400V\_default.rcf)

Reconectando: 0 Tentativas: 0 TX RX

Figura 16.3: Matriz de saída (configuração da unidade de falha do disjuntor).