

17 – Falha de disjuntor

Relé com unidade de monitoração de falha de disjuntor com função 62BF (50BF/51BF).

17.1 – Ajustes disponíveis

A programação do parâmetro é realizada na pasta **GERAL** do programa aplicativo de configuração e leitura do relé. A figura 17.1 sinaliza o parâmetro disponível da unidade de falha de disjuntor.

The screenshot shows the 'GERAL' configuration tab in the Pextron software. The 'Tempo check de disjuntor' parameter is highlighted with a red box, showing a value of 0.046. Other parameters include Delta F (0.199), Delta ANG (5), Delta V (3), and various trip settings. The interface also shows a status bar at the bottom with the text 'Programação em tela = Arquivo (C:\Pextron\URP5500\URP550x_72a250_250V_V7_8_9_default.rcf)' and 'Reconectando: 0 Tentativas: 0 TX RX'.

Figura 17.1: Pasta GERAL - parâmetro da unidade de falha do disjuntor.

O parâmetro da unidade de falha do disjuntor está disponível na tabela 17.1.

Parâmetro	Descrição do parâmetro	Faixa de ajuste
T62-BF	Tempo de verificação do disjuntor	0,13 ... 1,00 s

Tabela 17.1: Parâmetro da unidade de falha do disjuntor.

17.2 – Funcionamento

Configurar a matriz de saída para operação com falha de disjuntor na linha **S 62-BF**. Quando ocorrer uma atuação da proteção, o relé inicia a contagem do tempo programado no parâmetro **T62-BF**. Após decorrido este tempo, a corrente permanecer acima dos valores de partida da proteção, a saída configurada para falha de disjuntor fecha e permanece fechada até a corrente atingir o valor de rearme da unidade de proteção.

17.3 – Sinalização

O estado da supervisão é indicado na IHM local e na pasta **79 I2t** do programa aplicativo de configuração e leitura do relé conforme figura 17.2.

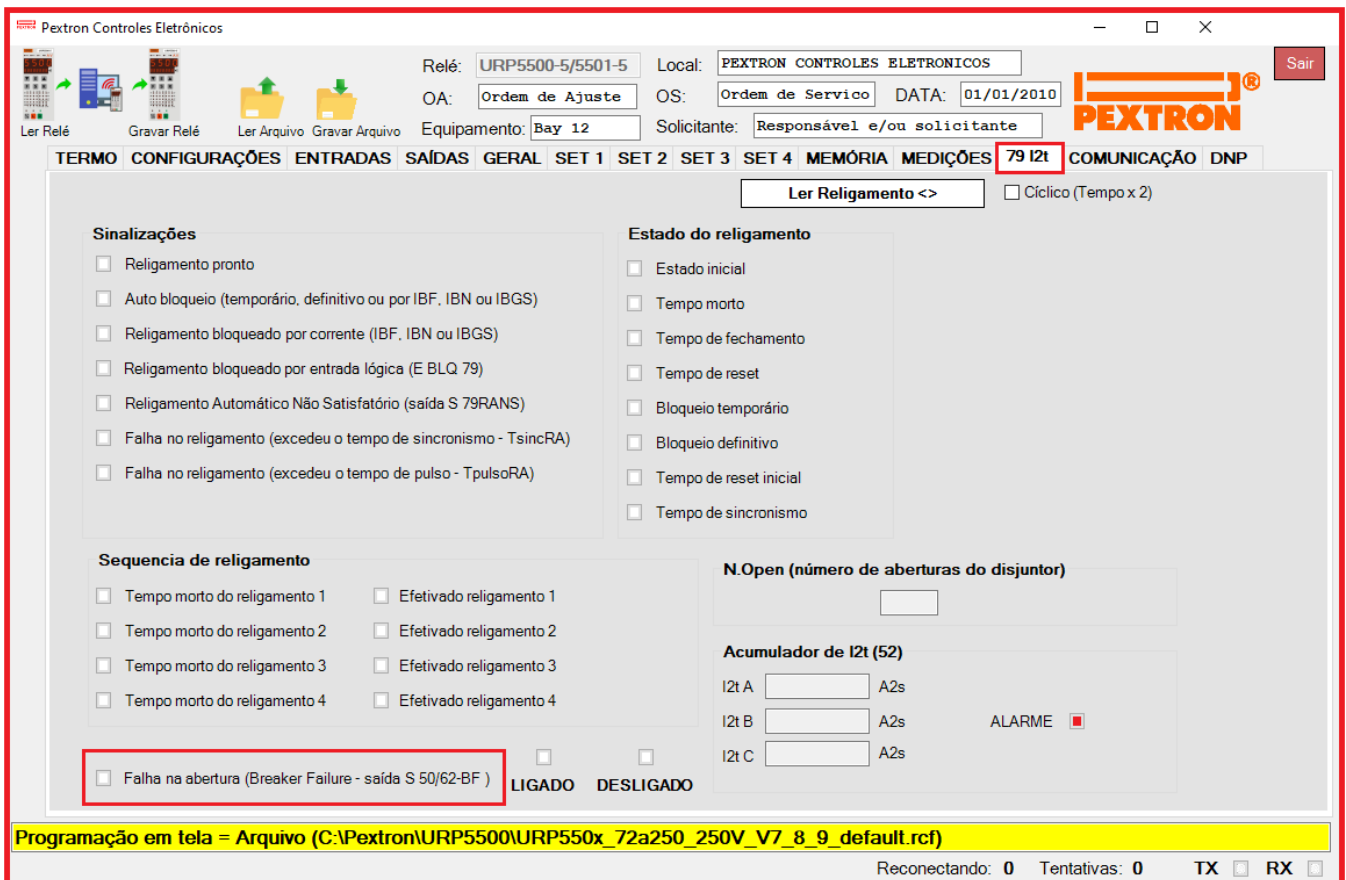


Figura 17.2: Pasta 79 I2t do programa aplicativo sinalizado com indicação do estado de falha do disjuntor.

17.4 – Exemplo de utilização da função 62BF (50BF/51BF).

A configuração do parâmetro é realizada na pasta **SAÍDA** do programa aplicativo de configuração e leitura do relé. A figura 17.3 sinaliza o parâmetro disponível da unidade de falha de disjuntor na matriz de configuração das saídas.

Para o correto funcionamento da proteção 50BF/51BF é necessário configurar as proteções das correntes separado das proteções das tensões e da proteção 62BF (50BF/51BF) conforme ilustrado na figura 17.3. Isto evita atuações indevidas no caso de proteções por tensão.

Dependendo da instalação elétrica se houver necessidade da atuação por tensão (inclusive) conecte os relés RL2 e RL3 em paralelo. A saída S TRIP selecionada atuará na coluna das proteções selecionadas para atuação da 62BF (50BF/51BF) e se satisfeito o tempo parametrizado no parâmetro T62-BF (pasta GERAL). Para utilização da função de break fail como 50BF o tempo do parâmetro T62-BF deverá ser parametrizado para o tempo mínimo.

Neste exemplo o TRIP está configurado em RL2 e a proteção 50BF/51BF configurado em RL4.

Relé: URP5500-5/5501-5 Local: PEXTRON CONTROLES ELETRONICOS
OA: Ordem de Ajuste OS: Ordem de Serviço DATA: 01/01/2010
Equipamento: Bay 12 Solicitante: Responsável e/ou solicitante

TERMO CONFIGURAÇÕES ENTRADAS SAÍDAS GERAL SET 1 SET 2 SET 3 SET 4 MEMÓRIA MEDIÇÕES 79 I2t COMUNICAÇÃO DNP

PERMISSÃO PART79 NÃO HÁ PERMISSÃO DE PARTIDA DO 79

Disparo de Oscilografia

Output	RL1	RL2	RL3	RL4	RL5
S INV					
S 86E					
S TIME					
S TRIP		<input checked="" type="checkbox"/>			
S CLOSE					
S 50					
S 50N					
S 50Q(46)					
S 51					
S 51N					
S 51Q(46)					
S 51GS					
S 67					
S 67N					
S 37<<					
S 32					
S 59					
S 59N					
S 27					
S 27-0					
S 50/62BF				<input checked="" type="checkbox"/>	
S 47					
S 81U1					
S 81U2					
S 81O1					
S 81O2					
S 81UR1					
S 81UR2					
S 81OR1					
S 81OR2					
S 81-OK					
S 79					
S 79-BLQ					
S 79RANS					
S 25					
S 78					
S I2t					
S LOCAL					
S CBM					
SP50					
SP50N					

T S TIME 0.097

IDENTIFICAÇÃO DAS SAÍDAS

RL1 =

RL2 =

RL3 =

RL4 =

RL5 =

PreFalta 23

Programação em tela = Arquivo (C:\Pextron\URP5500\URP550x_72a250_250V_V7_8_9_default.rcf)

Reconectando: 0 Tentativas: 0 TX RX

Figura 17.3: Matriz de saída (configuração da unidade de falha do disjuntor).